

SATUAN ACARA PENGAJARAN (SAP)

Mata Kuliah : Dasar Teknik Digital

Kode Mata Kuliah : TKE 113

SKS : 2

Waktu Pertemuan : 90 menit

Pertemuan ke : 10

A. Tujuan :

1. TIU : Setelah mengikuti kuliah ini, mahasiswa akan dapat merancang rangkaian pencacah dengan sembarang urutan pencacahan

2. TIK : Setelah mengikuti kuliah ini, mahasiswa akan dapat mengkonversikan nilai bilangan dari satu sistem ke sistem lain; menjelaskan pernyataan logika masing-masing gerbang logika

B. Pokok Bahasan : Pencacah

C. Sub Pokok Bahasan : Pencacah naik-turun dengan flip-flop RS,T, JK
Pencacah tak-beraturan

D. Kegiatan Belajar Mengajar

Tahap	Kegiatan Pengajar	Kegiatan Mahasiswa	Media dan Alat Pengajaran
Pendahuluan	Menguraikan jenis-jenis pencacah	Mendengar dan mencatat	Whiteboard - spidol
Penyajian	Menguraikan desain pencacah naik dan turun dengan flip-flop RS, T, D dan JK Menjelaskan pencacah rangkaian terpadu (IC)	idem	idem
Penutup	Memberikan perbandingan ringkas antara flip-flop	mendengar	

E. Evaluasi : Latihan dan tugas

F. Referensi : Tarigan, Pernantin, 2006, "Rangkaian Logika Digital", Cetakan ke-dua, USU Press, Bab 7.