

SATUAN ACARA PENGAJARAN (SAP)

Mata Kuliah : Dasar Teknik Digital

Kode Mata Kuliah : TKE 113

SKS : 2

Waktu Pertemuan : 90 menit

Pertemuan ke : 6 dan 7

A. Tujuan :

1. TIU : Setelah mengikuti kuliah ini, mahasiswa akan dapat merancang rangkaian fungsional yang diinginkan dan dapat memilih rangkaian siap pakai yang diperlukan.
2. TIK : Setelah mengikuti kuliah ini, mahasiswa akan dapat merancang rangkaian kombinasi untuk penjumlah dan pengurang, pengubah kode, dekoder dan multiplexer dan memilih rangkaian terpadu yang telah tersedia

B. Pokok Bahasan : Rangkaian Kombinasi

C. Sub Pokok Bahasan : Rangk. AND-OR dan OR-AND
Penjumlah dan Pengurang
Pengubah kode
Dekoder dan Multiplexer, ROM, PLA

D. Kegiatan Belajar Mengajar

Tahap	Kegiatan Pengajar	Kegiatan Mahasiswa	Media dan Alat Pengajaran
Pendahuluan	Menjelaskan pembagian rangkaian logika	Mendengar dan mencatat	Whiteboard - spidol
Penyajian	Menguraikan langkah-langkah perancangan rangkaian kombinasi penjumlah dan pengurang, pengubah kode, dekoder dan multiplexer, PLA dan ROM Menguraikan fungsi rangkaian terpadu siap pakai	Idem, membandingkan dengan buku pegangan	idem
Penutup	Memberikan rangkuman umum	Mendengar	

E. Evaluasi : Latihan dan tugas

F. Referensi : Tarigan, Pernantin, 2006, "Rangkaian Logika Digital",
Cetakan ke-dua, USU Press, Bab 5.