

Register

- Register adalah sekumpulan sel Biner yang digunakan untuk menyimpan data dalam kode Biner.
- Terdiri dari sejumlah flip-flop, dimana setiap flip-flop menyimpan 1-bit data.

Register Pemalang (Latch)

Berfungsi untuk memalang (latch) data. Register ini biasanya digunakan untuk mempertahankan data untuk waktu yang tidak terlalu lama.

Register Pemalang (Latch)

- Berfungsi untuk memalang (latch) data. Register ini biasanya digunakan untuk mempertahankan data untuk waktu yang tidak terlalu lama.
- Terdiri dari :
 1. Transparan
 2. Triggered
- Setelah pemalangan, nilai keluaran tidak terpengaruh oleh nilai masukan.

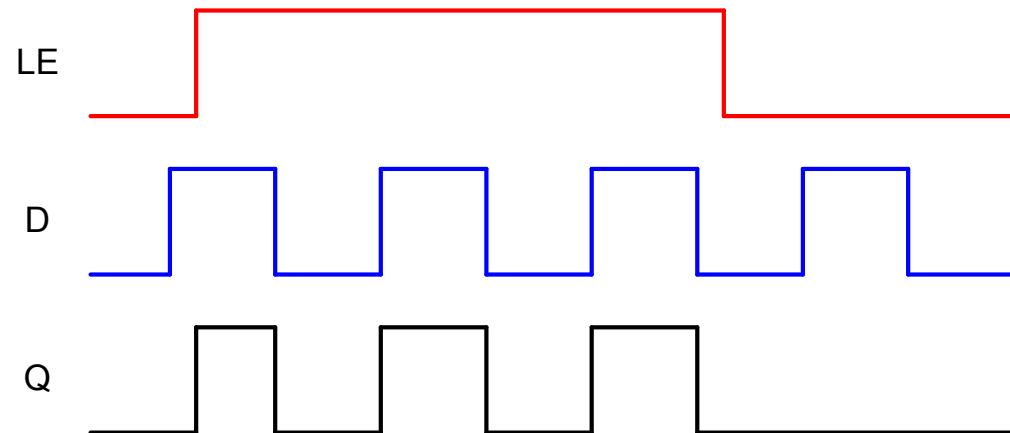
Transparan

LE	D	Q _G
H	H	H
H	L	L
L	X	Q ₀



Transparent

LE = 1 → Q = D (transparan)

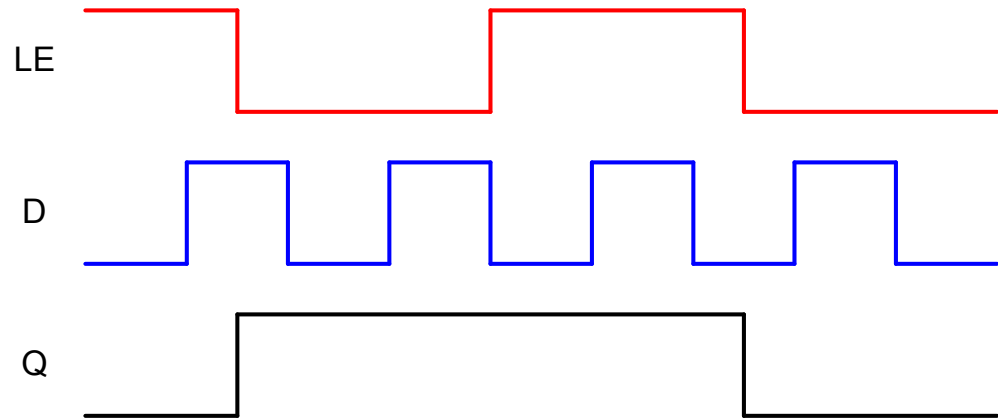
LE = 0 → Q⁺ = D (latched)



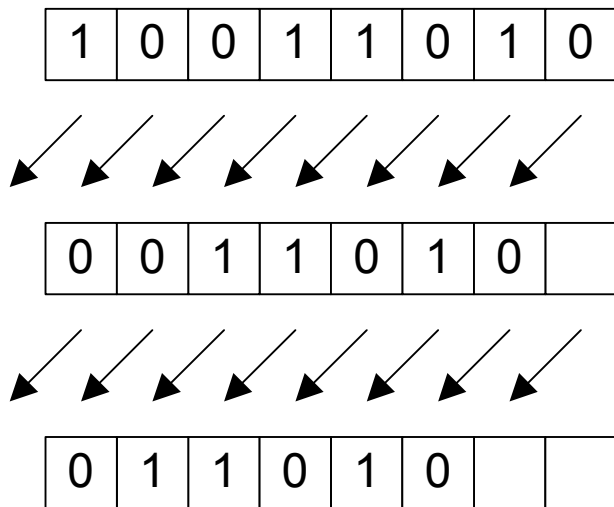
Triggered

LE	D	Q _T
	H	H
	L	L
L	X	Q ₀

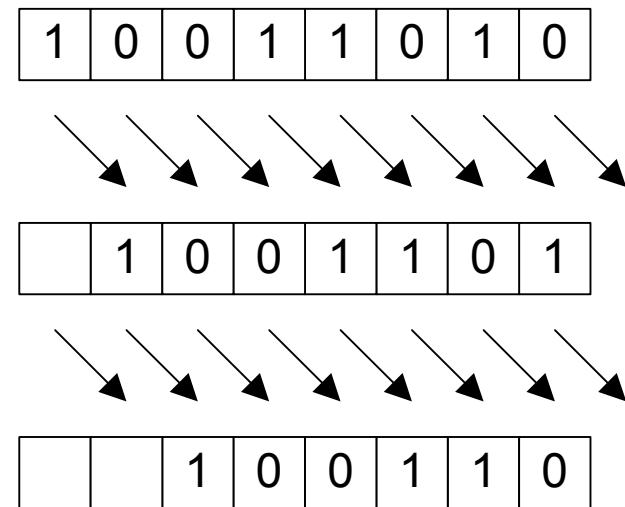
Triggered



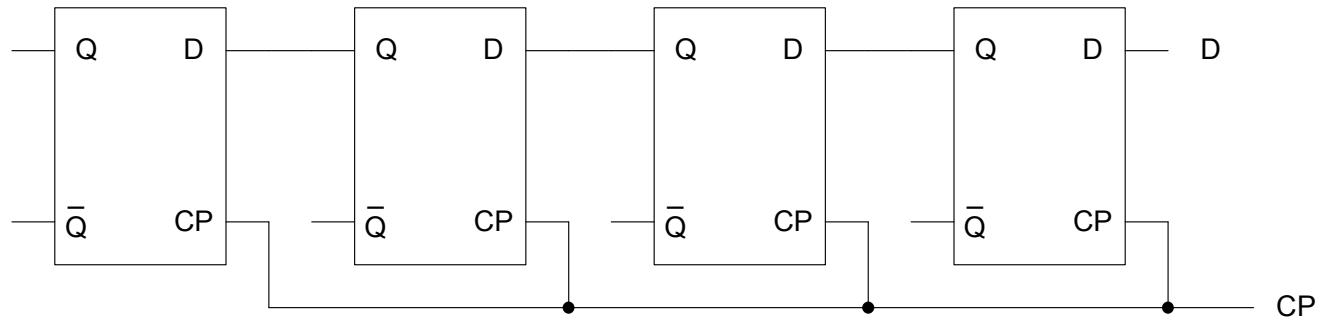
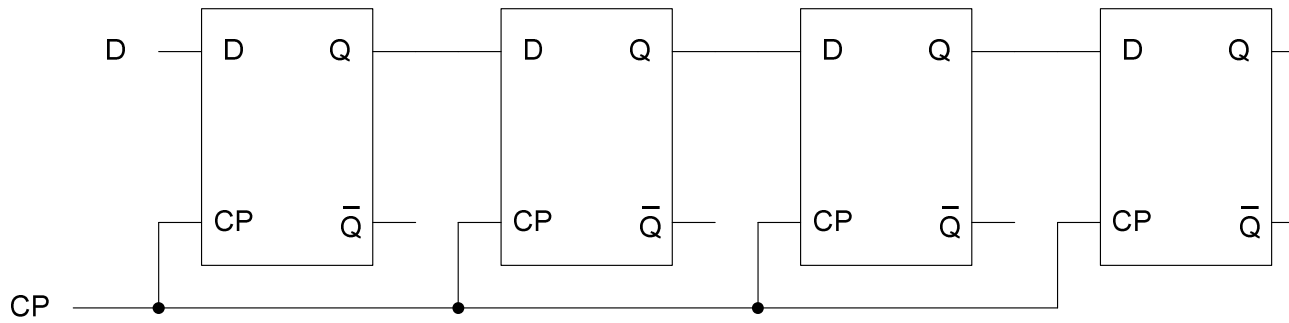
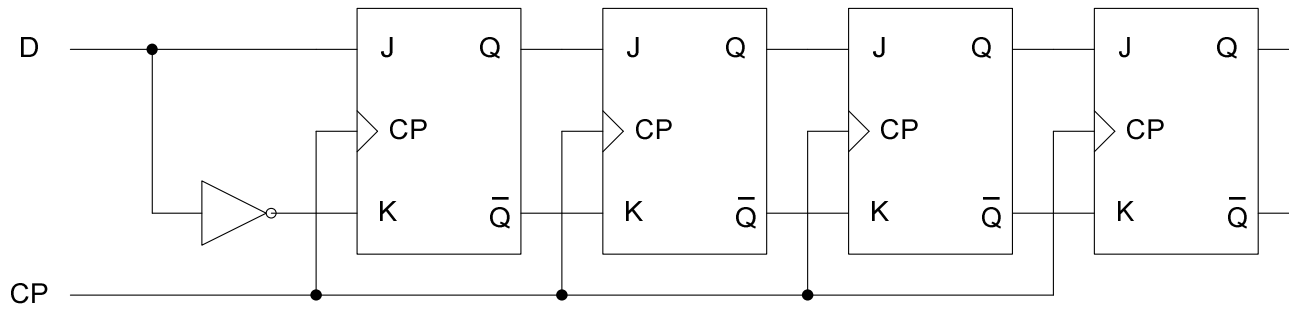
Shift Register



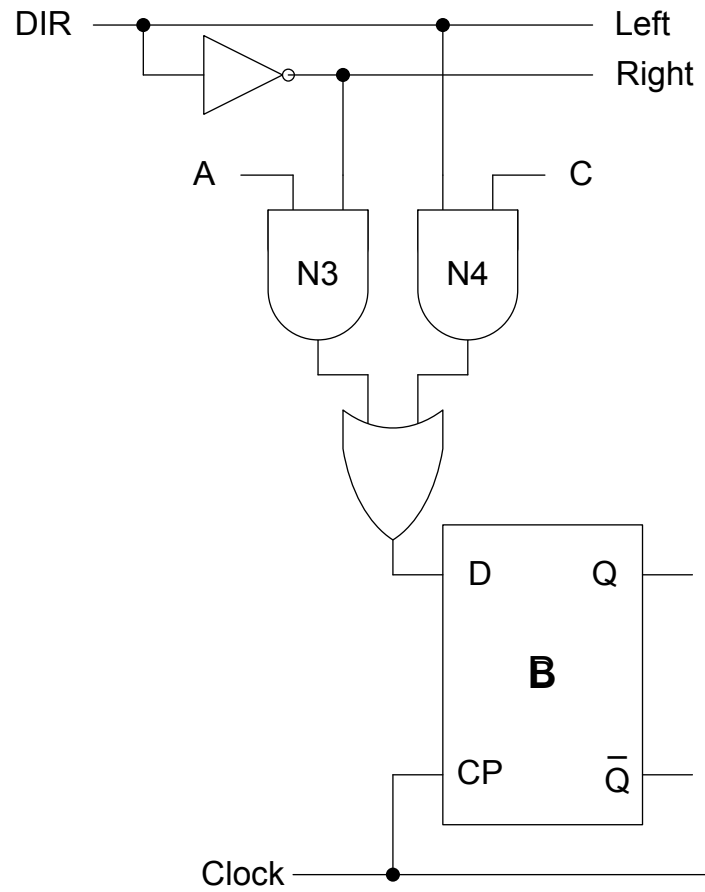
Geser Kiri

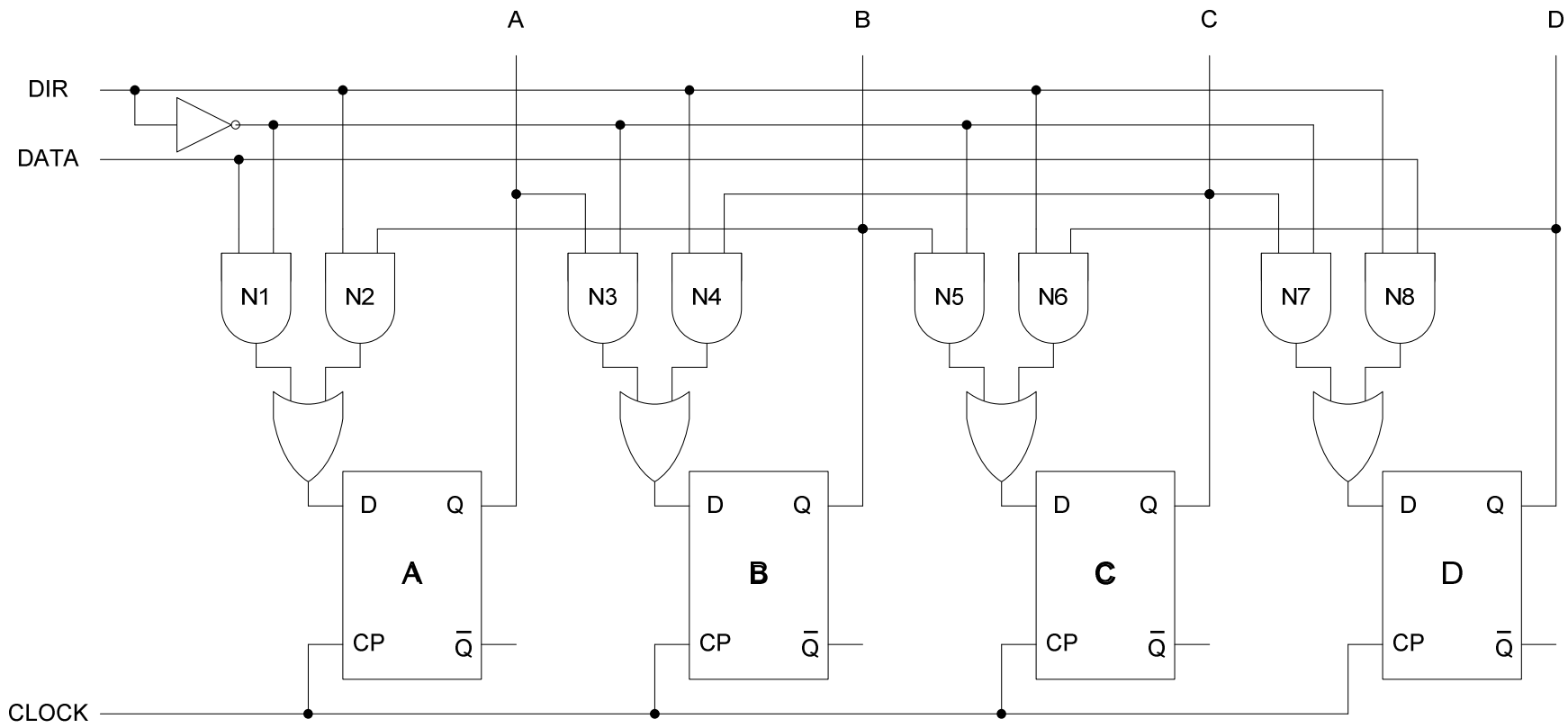


Geser Kanan

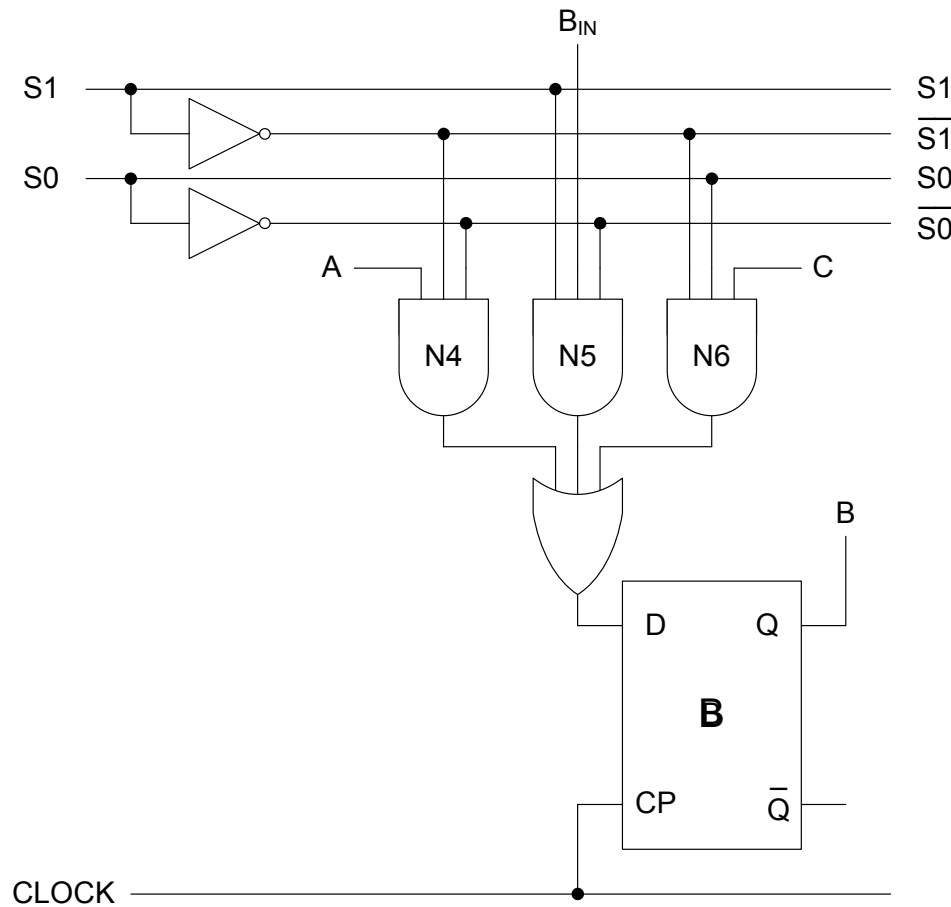


Geser Kanan / Kiri





Register Geser Masukan Paralel



S1	S0	OPERASI
0	0	KANAN
0	1	KIRI
1	0	LOAD
1	1	NONE

